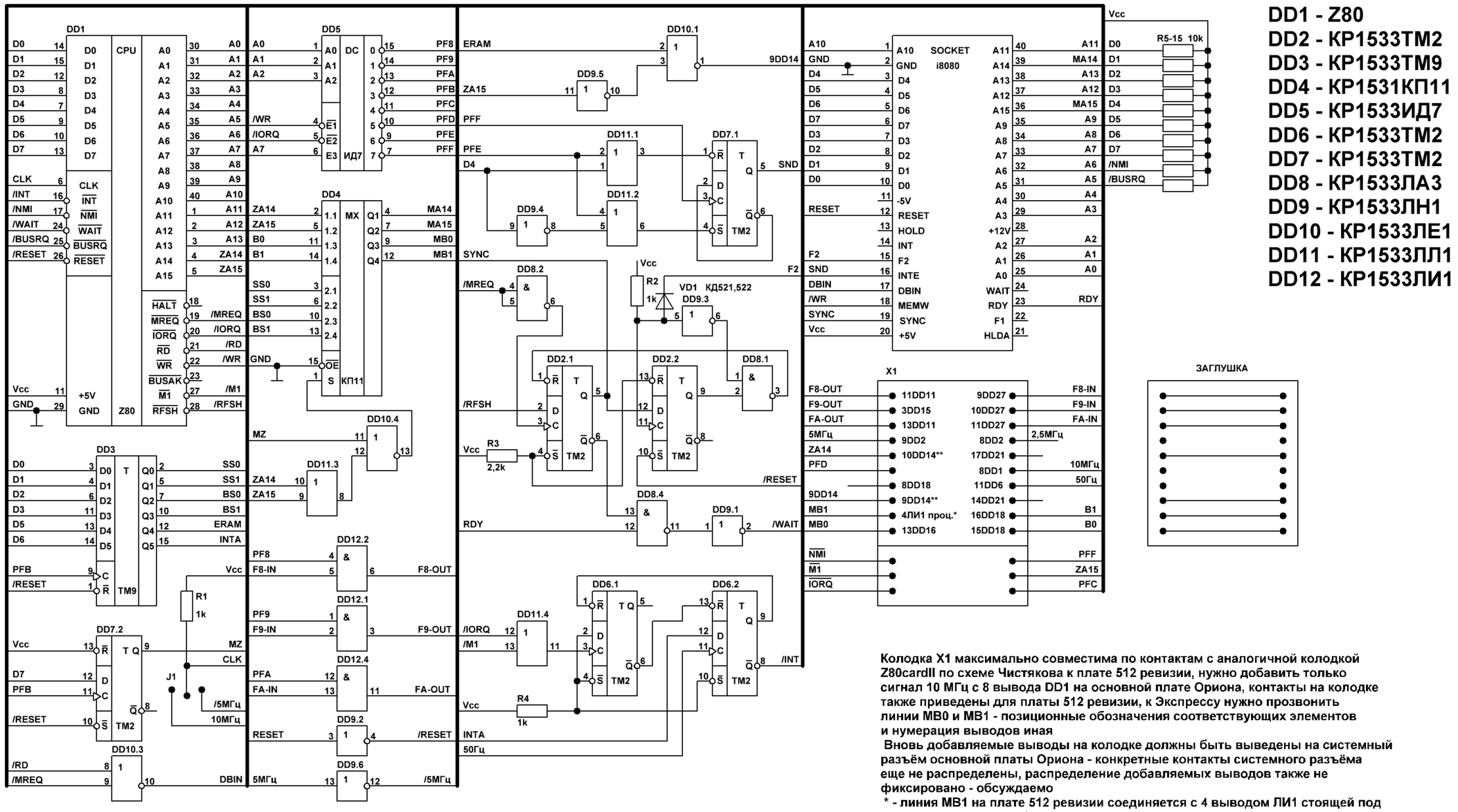
Схема платы Z80cardII-франкенштейн на плату Ориона 512 ревизии



DD1 - Z80
DD2 - КР1533ТМ2
DD3 - КР1533ТМ9
DD4 - КР1531КП11
DD5 - КР1533ИД7
DD6 - КР1533ТМ2
DD7 - КР1533ТМ2
DD8 - КР1533ЛА3
DD9 - КР1533ЛН1
DD10 - КР1533ЛЕ1
DD11 - КР1533ЛЛ1
DD12 - КР1533ЛИ1

Колодка X1 максимально совместима по контактам с аналогичной колодкой Z80cardII по схеме Чистякова к плате 512 ревизии, нужно добавить только сигнал 10 МГц с 8 вывода DD1 на основной плате Ориона, контакты на колодке также приведены для платы 512 ревизии, к Экспрессу нужно прозвонить линии MB0 и MB1 - позиционные обозначения соответствующих элементов и нумерация выводов иная

Вновь добавляемые выводы на колодке должны быть выведены на системный разъём основной платы Ориона - конкретные контакты системного разъёма еще не распределены, распределение добавляемых выводов также не фиксировано - обсуждаемо

*** - линия MB1 на плате 512 ревизии соединяется с 4 выводом ЛИ1 стоящей под процессором, в схеме Экспресса эта линия соединяется с 10 выводом DD60 ЛИ1**

**** - линия 14DD21-9DD14 адресная линия A15 - разрывается для включения режима FULL-RAM, линия 10DD14 - адресная линия A14 разрывается и подаётся в линию сигнал ZA14 непосредственно с процессора Z80, на противоположный контакт завоздится линия с 17DD21, при возврате 580ВМ80 эти два контакта нужно замкнуть перемычкой**